



VICERRECTORADO DE LOS SERVICIOS
SOCIALES Y COMUNITARIOS
Oficina de Cooperación al Desarrollo

CONVOCATORIA DE AYUDAS PARA LA SENSIBILIZACIÓN Y FORMACIÓN EN COOPERACIÓN INTERNACIONAL AL DESARROLLO 2017/2018

ANEXO A: FORMULARIO DE SOLICITUD/OFFERTA DE PLAZAS DE VOLUNTARIADO

Notas:

1. Deberá cumplimentarse un formulario por cada proyecto y perfil que se requiera en dicho proyecto, indicando el número de plazas que se solicita para ese mismo perfil. Cada perfil incluirá una titulación o un grupo de ellas de la misma área de conocimiento y un plan de trabajo acorde con dicha área de conocimiento.
2. Si la plaza es aceptada en la convocatoria parte de la información contenida en este formulario será publicada en la ficha informativa de la plaza.

1. DATOS DE LA ENTIDAD QUE SOLICITA/OFFERTA LA PLAZA (si no es la Universidad de Sevilla)			
Nombre de la entidad	Universidad de Sevilla		
Tipo de entidad (indicar con una X)	Pública	<input checked="" type="checkbox"/>	Privada <input type="checkbox"/>
			Sin ánimo de lucro <input type="checkbox"/>
Dirección postal de la sede en España			
Dirección postal de la sede fuera de España (en su caso)			
Breve descripción de la experiencia de la entidad en materia de Cooperación al Desarrollo en general y en el ámbito de intervención del proyecto en particular			
OTRAS ENTIDADES PARTICIPANTES (si es el caso)			
Nombre	Tipo de entidad		Tipo de colaboración (se pueden marcar varias)
Universidad Tecnológica de La Habana José Antonio Echeverría (CUJAE)	<input checked="" type="checkbox"/> Pública	<input type="checkbox"/> Privada	<input checked="" type="checkbox"/> Contraparte <input type="checkbox"/> Colaboradora
	<input type="checkbox"/> Sin ánimo de lucro		<input type="checkbox"/> Financiadora
	<input type="checkbox"/> Pública	<input type="checkbox"/> Privada	<input type="checkbox"/> Contraparte <input type="checkbox"/> Colaboradora
	<input type="checkbox"/> Sin ánimo de lucro		<input type="checkbox"/> Financiadora
	<input type="checkbox"/> Pública	<input type="checkbox"/> Privada	<input type="checkbox"/> Contraparte <input type="checkbox"/> Colaboradora
	<input type="checkbox"/> Sin ánimo de lucro		<input type="checkbox"/> Financiadora

2. DATOS DE CONTACTO	
2.1. PERSONA RESPONSABLE DEL PROYECTO	
Nombre y apellidos	Ángel Barriga Barros
Teléfono	954552888
Correo electrónico	barriga@us.es
Entidad	Universidad de Sevilla
2.2. PERSONA RESPONSABLE DE LA PLAZA	
Nombre y apellidos	Ángel Barriga Barros
Teléfono	954552888
Correo electrónico	barriga@us.es
Entidad	Universidad de Sevilla



VICERRECTORADO DE LOS SERVICIOS
SOCIALES Y COMUNITARIOS
Oficina de Cooperación al Desarrollo

CONVOCATORIA DE AYUDAS PARA LA SENSIBILIZACIÓN Y FORMACIÓN EN COOPERACIÓN INTERNACIONAL AL DESARROLLO 2017/2018

ANEXO A: FORMULARIO DE SOLICITUD/OFFERTA DE PLAZAS DE VOLUNTARIADO

2.3. TUTOR/A EN TERRENO (debe ser una persona dedicada al proyecto con cierta permanencia)	
Nombre y apellidos	Luis Manuel Garcés Socarrás
Teléfono	(53)72663212
Correo electrónico	lmgarcess@automatica.cujae.edu.cu
Entidad	Universidad Tecnológica de la Habana José Antonio Echevarría
2.4. TUTOR/A ACADÉMICO/A (rellenar solo si hay un PDI de la US que trabaje en el proyecto)	
Nombre y apellidos	Manuel Valencia Barrero
Teléfono	954556159
Correo electrónico	manolov@us.es
Entidad	Universidad de Sevilla

3. DATOS DEL PROYECTO (rellenar si el proyecto no está financiado a través de la Convocatoria de Actividades y Proyectos de la Oficina de Cooperación al Desarrollo de la US)		
Nombre de la actividad o proyecto	Cooperación para el fortalecimiento institucional de la Universidad Tecnológica de La Habana en tecnologías avanzadas de desarrollo de sistemas empotrados	
Sector CAD-OCDE (ver aquí)	11120, 11130, 22040	
País	Región	Localidad
Cuba	Región Occidental	La Habana
Duración total (meses)	Fecha de inicio	Fecha de finalización
10	01/03/18	31/12/18
BREVE DESCRIPCIÓN Y JUSTIFICACIÓN DEL PROYECTO (describir utilizando un máximo 3.000 caracteres o aportar enlace Web donde pueda consultarse)		
El proyecto pretende fortalecer estructuras académicas de postgrado y de investigación así como propiciar transferencias de tecnologías avanzadas de desarrollo de sistemas empotrados sobre hardware reconfigurable entre la Universidad de Sevilla (US) y la Universidad Tecnológica de La Habana José Antonio Echeverría (CUJAE), necesarias en Cuba para el desarrollo de diferentes proyectos en ejecución relacionados con la salud pública, la agricultura y el transporte.		
OBJETIVO GENERAL		
El objetivo general del proyecto es fortalecer estructuras académicas de postgrado y de investigación así como propiciar transferencias de tecnologías avanzadas de desarrollo de sistemas empotrados sobre hardware reconfigurable necesarias en Cuba para el desarrollo de diferentes proyectos vinculados con el desarrollo sostenible basados en estas tecnologías, mediante la colaboración entre la Universidad de Sevilla (US) y la Universidad Tecnológica de La Habana José Antonio Echeverría (CUJAE), así como fomentar la formación de redes de postgrado e investigación relacionadas con sistemas empotrados sobre hardware reconfigurable.		
OBJETIVO ESPECÍFICO		
Desarrollar actividades de formación de formadores y de transferencia de tecnologías avanzadas de desarrollo de sistemas empotrados sobre hardware reconfigurable.		
RESULTADOS (insertar más filas de resultados si fuese necesario copiando la última)		
R.1	Formación de formadores	
R.2	Formación de postgrado y pregrado de estudiantes	



VICERRECTORADO DE LOS SERVICIOS
SOCIALES Y COMUNITARIOS
Oficina de Cooperación al Desarrollo

CONVOCATORIA DE AYUDAS PARA LA SENSIBILIZACIÓN Y FORMACIÓN EN COOPERACIÓN INTERNACIONAL AL DESARROLLO 2017/2018

ANEXO A: FORMULARIO DE SOLICITUD/OFFERTA DE PLAZAS DE VOLUNTARIADO

R.3	Difusión en Cuba y transferencia de tecnologías																								
4. DATOS DE LA/S PLAZA/S SOLICITADAS/OFFERTADAS																									
PERFIL ACADÉMICO (Seleccionar una o más titulaciones de los siguientes listados)																									
Títulos de Grado: http://www.us.es/estudios/grados/alfabetico																									
Títulos de Máster Oficial: http://www.us.es/estudios/master/alfabetico																									
Títulos de Máster Propio: http://www.cfp.us.es/cursos/catalogo/titulos-propios																									
Marcar con una X																									
Titulación finalizada (escribir una o varias del mismo área como alternativas)																									
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 50%;"></td> <td style="width: 25%; text-align: center;">Obligatoria/s</td> <td style="width: 25%; text-align: center;">Valorada/s</td> </tr> <tr> <td></td> <td style="text-align: center;"> </td> <td style="text-align: center;"> </td> </tr> </table>												Obligatoria/s	Valorada/s												
	Obligatoria/s	Valorada/s																							
Titulación en curso (escribir una o varias del mismo área como alternativas)																									
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 50%;"></td> <td style="width: 25%; text-align: center;">Obligatoria/s</td> <td style="width: 25%; text-align: center;">Valorada/s</td> </tr> <tr> <td> <ul style="list-style-type: none"> - Programa de Doctorado en Ciencias y Tecnología Físicas - Programa de Doctorado en Ingeniería Informática - Máster Universitario en Microelectrónica: Diseño y Aplicaciones de Sistemas Micro/Nanométricos - Máster en Ingeniería de Computadores y Redes - Máster en Ingeniería Informática - Grado en Ingeniería Informática-Ingeniería de Computadores - Grado en Ingeniería Informática-Ingeniería del Software - Grado en Ingeniería Informática-Tecnologías Informáticas - Grado en ingeniería Electrónica Industrial - Grado en las Tecnologías de Telecomunicación - Grado en ingeniería de las Tecnologías de Telecomunicación - Grado en ingeniería de las Tecnologías Industriales - Grado en Física </td> <td style="text-align: center;">X</td> <td style="text-align: center;"> </td> </tr> </table>												Obligatoria/s	Valorada/s	<ul style="list-style-type: none"> - Programa de Doctorado en Ciencias y Tecnología Físicas - Programa de Doctorado en Ingeniería Informática - Máster Universitario en Microelectrónica: Diseño y Aplicaciones de Sistemas Micro/Nanométricos - Máster en Ingeniería de Computadores y Redes - Máster en Ingeniería Informática - Grado en Ingeniería Informática-Ingeniería de Computadores - Grado en Ingeniería Informática-Ingeniería del Software - Grado en Ingeniería Informática-Tecnologías Informáticas - Grado en ingeniería Electrónica Industrial - Grado en las Tecnologías de Telecomunicación - Grado en ingeniería de las Tecnologías de Telecomunicación - Grado en ingeniería de las Tecnologías Industriales - Grado en Física 	X										
	Obligatoria/s	Valorada/s																							
<ul style="list-style-type: none"> - Programa de Doctorado en Ciencias y Tecnología Físicas - Programa de Doctorado en Ingeniería Informática - Máster Universitario en Microelectrónica: Diseño y Aplicaciones de Sistemas Micro/Nanométricos - Máster en Ingeniería de Computadores y Redes - Máster en Ingeniería Informática - Grado en Ingeniería Informática-Ingeniería de Computadores - Grado en Ingeniería Informática-Ingeniería del Software - Grado en Ingeniería Informática-Tecnologías Informáticas - Grado en ingeniería Electrónica Industrial - Grado en las Tecnologías de Telecomunicación - Grado en ingeniería de las Tecnologías de Telecomunicación - Grado en ingeniería de las Tecnologías Industriales - Grado en Física 	X																								
Formación complementaria (obligatoria, solo si es imprescindible para la intervención)																									
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 50%;"></td> <td style="width: 25%; text-align: center;">Obligatoria/s</td> <td style="width: 25%; text-align: center;">Valorada/s</td> </tr> <tr> <td> <ul style="list-style-type: none"> - Conocimientos de desarrollo de sistemas empotrados sobre hardware reconfigurable - Diseño y test de SoC y FPGA, Manejo de placas de desarrollo y de entornos de diseño electrónico </td> <td style="text-align: center;"> </td> <td style="text-align: center;">X</td> </tr> </table>												Obligatoria/s	Valorada/s	<ul style="list-style-type: none"> - Conocimientos de desarrollo de sistemas empotrados sobre hardware reconfigurable - Diseño y test de SoC y FPGA, Manejo de placas de desarrollo y de entornos de diseño electrónico 		X									
	Obligatoria/s	Valorada/s																							
<ul style="list-style-type: none"> - Conocimientos de desarrollo de sistemas empotrados sobre hardware reconfigurable - Diseño y test de SoC y FPGA, Manejo de placas de desarrollo y de entornos de diseño electrónico 		X																							
IDIOMA – NIVEL B1 acreditado (obligatorio si el proyecto se desarrolla en un país donde el español no sea la lengua materna)																									
N.º DE PLAZAS ofertadas de este perfil																									
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 10%;"></td> <td style="width: 10%; text-align: center;">1</td> <td style="width: 10%; text-align: center;"> </td> <td style="width: 10%; text-align: center;">2</td> <td style="width: 10%; text-align: center;"> </td> <td style="width: 10%; text-align: center;">3</td> <td style="width: 10%; text-align: center;"> </td> <td style="width: 10%; text-align: center;">4</td> <td style="width: 10%; text-align: center;">X</td> </tr> </table>												1		2		3		4	X						
	1		2		3		4	X																	
DURACIÓN aprox. de la estancia (mínimo 45 días)																									
45																									
Fechas flexibles																									
SÍ																									
X																									
NO																									
Fecha aprox. de inicio																									
01/05/18																									
Fecha aprox. de finalización																									
15/10/18																									
PLAN DE TRABAJO (exclusivo de este perfil)																									
<table border="1" style="width: 100%; border-collapse: collapse;"> <thead> <tr> <th style="width: 15%;">Actividades</th> <th style="width: 60%;">Descripción (insertar más filas de actividades si fuese necesario copiando la última)</th> <th style="width: 25%;">Resultado nº</th> </tr> </thead> <tbody> <tr> <td>A.1</td> <td>Colaboración en la elaboración y montaje de curso teórico de diseño SoC y FPGA semipresencial o no-presencial</td> <td>Todos</td> </tr> <tr> <td>A.2</td> <td>Colaboración en la elaboración de curso de prácticas sobre FPGA semipresencial o no-presencial</td> <td>Todos</td> </tr> <tr> <td>A.3</td> <td>Colaboración con el profesorado de la Universidad Tecnológica de La Habana (CUJAE) para la implementación de infraestructura básica en Centros próximos a CUJAE</td> <td>Todos</td> </tr> <tr> <td>A.4</td> <td>Colaboración con el profesorado de CUJAE para la implementación de infraestructura básica en Centros alejados de CUJAE</td> <td>Todos</td> </tr> </tbody> </table>											Actividades	Descripción (insertar más filas de actividades si fuese necesario copiando la última)	Resultado nº	A.1	Colaboración en la elaboración y montaje de curso teórico de diseño SoC y FPGA semipresencial o no-presencial	Todos	A.2	Colaboración en la elaboración de curso de prácticas sobre FPGA semipresencial o no-presencial	Todos	A.3	Colaboración con el profesorado de la Universidad Tecnológica de La Habana (CUJAE) para la implementación de infraestructura básica en Centros próximos a CUJAE	Todos	A.4	Colaboración con el profesorado de CUJAE para la implementación de infraestructura básica en Centros alejados de CUJAE	Todos
Actividades	Descripción (insertar más filas de actividades si fuese necesario copiando la última)	Resultado nº																							
A.1	Colaboración en la elaboración y montaje de curso teórico de diseño SoC y FPGA semipresencial o no-presencial	Todos																							
A.2	Colaboración en la elaboración de curso de prácticas sobre FPGA semipresencial o no-presencial	Todos																							
A.3	Colaboración con el profesorado de la Universidad Tecnológica de La Habana (CUJAE) para la implementación de infraestructura básica en Centros próximos a CUJAE	Todos																							
A.4	Colaboración con el profesorado de CUJAE para la implementación de infraestructura básica en Centros alejados de CUJAE	Todos																							
PERSONAL EN EL PROYECTO con el mismo perfil académico (rellenar en caso de que así sea)																									
Nombre y apellidos																									
Entidad a la que pertenece																									



VICERRECTORADO DE LOS SERVICIOS
SOCIALES Y COMUNITARIOS
Oficina de Cooperación al Desarrollo

CONVOCATORIA DE AYUDAS PARA LA SENSIBILIZACIÓN Y FORMACIÓN EN COOPERACIÓN INTERNACIONAL AL DESARROLLO 2017/2018

ANEXO A: FORMULARIO DE SOLICITUD/OFFERTA DE PLAZAS DE VOLUNTARIADO

Dedicación permanente al proyecto	Sí	No
RECURSOS que la entidad ofrece al/la estudiante de forma gratuita		
Instalaciones, equipamiento y material de laboratorio de sistemas electrónicos digitales en la CUJAE. Oficina de trabajo en la CUJAE		
IMPORTE DE LA AYUDA (Euros)		
1.940,00 €		
RECOMENDACIONES BÁSICAS PARA LA ESTANCIA		
Visitar las recomendaciones publicadas en la web del Ministerio de Asuntos Exteriores de España http://www.exteriores.gob.es/Portal/es/ServiciosAlCiudadano/SiViajasAlExtranjero/Paginas/DetalleRecomendacion.aspx?IdP=51		