VICERRECTORADO DE LOS SERVICIOS SOCIALES Y COMUNITARIOS
Oficina de Cooperación al Desarrollo

CONVOCATORIA DE AYUDAS PARA LA SENSIBILIZACIÓN Y FORMACIÓN EN COOPERACIÓN INTERNACIONAL AL DESARROLLO 2018/2019

FICHA OFERTA DE PLAZAS DE VOLUNTARIADO

Código de la Plaza		
V.19.06		
1. DATOS DEL PROYECTO		
País	Región	Localidad
Cuba		La Habana
BREVE DESCRIPCIÓN		
"Transferencia a la Universidad tecnológica de La Habana de tecnologías avanzadas de diseño de sistemas empotrados sobre hardware reconfigurable". El proyecto pretende propiciar transferencias de tecnologías avanzadas de desarrollo de sistemas empotrados sobre hardware reconfigurable entre la Universidad de Sevilla (US) y la Universidad Tecnológica de La Habana José Antonio Echeverría (CUJAE), necesarias en Cuba para el desarrollo de diferentes proyectos en ejecución relacionados con la salud pública, la agricultura y el transporte, así como fortalecer estructuras académicas de postgrado y de investigación en el área de sistemas empotrados.		

2. DATOS DE CONTACTO	
2.1. PERSONA RESPONSABLE DEL PROYECTO/PLAZA	
Nombre y apellidos	Manuel Valencia Barrero
Teléfono	954556159
Correo electrónico	manolov@us.es
Entidad	Universidad de Sevilla
2.2. TUTOR/A EN TERRENO	
Nombre y apellidos	Luís Manuel Garcés Socarrás
Teléfono	
Correo electrónico	lmgarcess@automatica.cujae.edu.cu
Entidad	Universidad Tecnológica de la Habana, CUJAE
2.3. TUTOR/A ACADÉMICO/A	
Nombre y apellidos	Ángel Barriga Barros
Teléfono	954552888
Correo electrónico	barriga@us.es
Entidad	Universidad de Sevilla

3. DATOS DE LA/S PLAZA/S OFERTADAS													
PERFIL ACADÉMICO													
Titulación/es													
Titulaciones (finalizadas o en curso) de: - Programa de Doctorado en Ciencias y Tecnología Físicas, Programa de Doctorado en Ingeniería Informática, - Máster Universitario en Microelectrónica: Diseño y Aplicaciones de Sistemas Micro/Nanométricos, Máster en Ingeniería de Computadores y Redes, Máster en Ingeniería Informática, - Grado en Ingeniería Informática-Ingeniería de Computadores, Grado en Ingeniería Informática-Ingeniería del Software, Grado en Ingeniería Informática-Tecnologías Informáticas, Grado en Ingeniería Electrónica Industrial, Grado en las Tecnologías de Telecomunicación, Grado en Ingeniería de las Tecnologías de Telecomunicación, Grado en Ingeniería de las Tecnologías Industriales, Grado de Física													
IDIOMA – NIVEL B1 acreditado													
N.º DE PLAZAS ofertadas de este perfil	1		2		3		4	X					
DURACIÓN aprox. de la estancia (mínimo 45 días)	45		Fechas flexibles	SÍ	X	NO							
Fecha aprox. de inicio	Junio		Fecha aprox. de finalización	Septiembre									
	*Máxima prioridad que el alumno esté en terreno del 13 al 21 de Julio												

PLAN DE TRABAJO		
Actividades	Descripción	Resultado nº
A.1	Colaboración en la elaboración y montaje del curso teórico de diseño de sistemas empotrados sobre SoC FPGA semipresencial o no-presencial	1. Material en curso Acceso web
A.2	Colaboración en la elaboración y montaje de curso de prácticas de diseño de sistemas empotrados sobre SoC FPGA semipresencial o no-presencial	2. Material en curso Guías de prácticas
A.3	Desarrollo de componentes hardware y software para procesado de imágenes en sistemas empotrados sobre SoC FPGA	3. Documentación de las componentes desarrolladas
A.4	Desarrollo de componentes de hardware y software para aplicaciones criptográficas en sistemas empotrados sobre SoC FPGA	4. Documentación de las componentes desarrolladas

RECURSOS que la entidad ofrece al/la estudiante de forma gratuita
Instalaciones, equipamiento y material de laboratorio de sistemas electrónicos digitales en la CUJAE. Oficina de trabajo en la CUJAE.
IMPORTE DE LA AYUDA
2.000,00 €
RECOMENDACIONES BÁSICAS PARA LA ESTANCIA
Tener en cuenta las consideraciones del viaje publicadas en la web Ministerio de Exteriores